

SB2528

MODELO: MP-72E (Europea Chicago)

C.A. CAA

ASUNTO: Versión de memoria 1.1 CAA

NIVEL: 1 (Afecta al Funcionamiento)

FECHA: 04/09/07

NOTAS:

Nivel de actualización 1.

Parámetros por defecto: HP1=0,20€; HP2=1€; RODE U; IT SSP

Corregido control de paro de los rodillos.

CPU

Checksum:

Tipo de memoria:

CPLD:

EPROM UNICA

03B0 A862 CRC:E870

27C801

PD18

MÓDULO

Versión:

Device ID:

Tipo de memoria:

RODS INF/SUP CON LÁMPARAS

41.7D

E40F

PIC16F76-1/SP

RODS INF/SUP CON LEDS

71.7D

500B

PIC16F76-1/SP

MÓDULO DE SONIDO

Versión:

Checksum:

Tipo de memoria:

PAT:

EPROM ÚNICA

1.0

0A18 E217

27C801 (OTP)

PAT 063/1

MICROINTERRUPTORES A:

| 1 | 2 | 3 | | PORCENTAJE |
|-----------|-----------|-----------|-----------|--------------------------|
| <u>ON</u> | <u>ON</u> | <u>ON</u> | | 70 |
| ON | ON | OFF | | 72 |
| ON | OFF | ON | | 74 |
| ON | OFF | OFF | | 76 |
| OFF | ON | ON | | 78 |
| OFF | ON | OFF | | 80 |
| OFF | OFF | ON | | 84 |
| OFF | OFF | OFF | | 88 |
| | | | 4 | SOBREPORCENTAJE |
| | | | <u>ON</u> | NO |
| | | | OFF | 4% AP2 y 8% AP3 |
| | | | 5 | RET. AUTOMÁTICAS |
| | | | <u>ON</u> | SI |
| | | | OFF | NO |
| | | | 6 | JUEGO 10 CENTIMOS |
| | | | ON | SI |
| | | | OFF | NO |
| | | | 7 | DEMO |
| | | | <u>ON</u> | SI |
| | | | OFF | NO |
| | | | 8 | TRASPASO CON CR. |
| | | | <u>ON</u> | SI |
| | | | OFF | NO |

MICROINTERRUPTORES B:

| | |
|-----------|--------------------------------|
| 1 | BILLETE DE 5 EUROS |
| ON | NO |
| OFF | SI |
| 2 | BILLETE DE 10 EUROS |
| ON | NO |
| OFF | SI |
| 3 | BILLETE DE 20 EUROS |
| ON | NO |
| OFF | SI |
| 4 | CAMBIO |
| ON | NO |
| OFF | SI |
| 5 | NO UTILIZADO SIEMPRE ON |
| <u>ON</u> | |
| OFF | |
| 6 | NO UTILIZADO SIEMPRE ON |
| <u>ON</u> | |
| OFF | |
| 7 | BANCO DE PREMIOS |
| <u>ON</u> | SI |
| OFF | NO |
| 8 | JUEGO DEL BANCO |
| ON | SI |
| OFF | NO |