

Nº: EB01-005
MODELO: MT-42E (LUCKY ROBIN)
FECHA:07/03/2001
Asunto: Versión de Memoria v2.1D (CNJ/VAL)
Ref.: 07/01E
NOTAS:

- Incorpora Micro Descarga Temporizado.
- Incorpora sistema multi baud-rate.
- Versión DUAL.

CPU

Checksum: **0323 1B31**
 Tipo de memoria: **27C801 (Jedec 100ns)**
 CPLD: **PD18**

MODULO DE RODILLOS (SUPERIOR E INFERIOR)

Versión: **93.1**
 Checksum: **C6DD**
 Tipo de memoria: **27C256**

MODULO DE SONIDO

Versión: **S1 V1.0** **S2 V1.0**
 Checksum: **C35D** **52A7**
 Tipo de memoria: **27C4001 (Jedec)** **27C4001 (Jedec)**
 Pat: **062**

MICROINTERRUPTORES A:

1	2	3		PORCENTAJE
ON	ON	ON		75
ON	ON	OFF		78
ON	OFF	ON		80
ON	OFF	OFF		82
OFF	ON	ON		84
OFF	ON	OFF		86
OFF	OFF	ON		88
OFF	OFF	OFF		90
			4	NO UTILIZADO SIEMPRE ON
			ON	
			OFF	
			5	NO UTILIZADO SIEMPRE ON
			ON	
			OFF	
			6	NO UTILIZADO SIEMPRE ON
			ON	
			OFF	
			7	REFRESCO LAMP. SI NO
			ON	
			OFF	
			8	NO UTILIZADO SIEMPRE ON
			ON	
			OFF	

MICROINTERRUPTORES B:

1	BILLETES 1000 Ptas:
ON	INHABILITADO
OFF	HABILITADO
2	NO UTILIZADO
ON	SIEMPRE ON
OFF	
3	NO UTILIZADO
ON	SIEMPRE ON
OFF	
4	RETENCIONES AUTOMÁTICAS
ON	SI
OFF	NO
5	NO UTILIZADO
ON	SIEMPRE ON
OFF	
6	NO UTILIZADO
ON	SIEMPRE ON
OFF	
7	NO UTILIZADO
ON	SIEMPRE ON
OFF	
8	NO UTILIZADO
ON	SIEMPRE ON
OFF	

ANEXO

1.- En las unidades que incorporen la carta **DISPLAY PREMIOS 941108.1**, es necesario realizar la siguiente modificación:

En la carta **DISPLAY PREMIOS 941108.1** hay que cortar la pista que sale del pin 16 del RACK2 y unirla al pin 8 del display DS3, como muestra la fotografía:



En las unidades que incorporen la carta **DISPLAY PREMIOS 941108E.2**, **NO ES NECESARIO** realizar modificación alguna.

2.- Relación de **LÁMPARAS** que **NO DEBEN SER MONTADAS**, debido a su no utilización en el juego:

<u>CARTA</u>	<u>Nº DE LÁMPARA</u>
6151320001181	L29
6151320001161	L3
6151320001151	L18
2KY0021	L9, L10

La lámpara **L15** de la carta **2KY0011** (que se corresponde con la **lámpara 94** en la **fase 1** de test), **DEBE SER MONTADA**.

3.- Por otra parte, a continuación se indica la relación de números de **LÁMPARAS** que en la **fase 1 de TEST** **NO ACTIVAN ILUMINACIÓN ALGUNA**:

Nº DE LÁMPARA

28
111

ANEXO 2: Cambio tecnológico en el integrado CPLD XC9536 XILINX.

Debido a un cambio tecnológico en la CPLD XC9536 de XILINX fabricadas a partir de la semana 0037, obliga a realizar en las cartas de control con el circuito impreso 960606.5 la siguiente modificación de la fig1.

1. Eliminar la resistencia de 330W 1/4w 5%, R43.
2. Puentear el diodo schottky BAT042, D16.

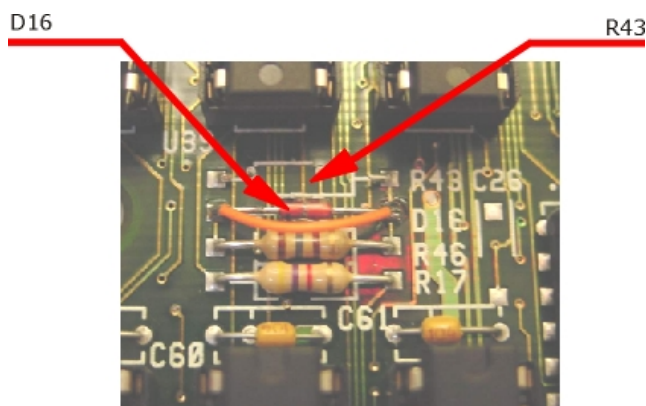


Fig. 1

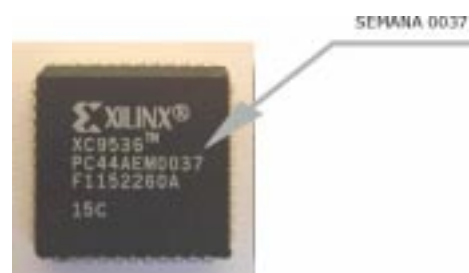


Fig. 2

OBSERVACIÓN: A partir de la fecha 27/02/2001, se incorpora esta modificación en fábrica, según fig 3. Eliminando D16 y R43, y sustituyendo R46 por un puente de 0 Ohms.

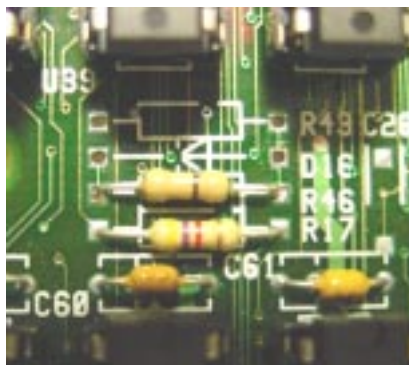


Fig. 3

NOTA IMPORTANTE: Si no realizamos la modificación es posible que la CPU empiece a realizar secuencias erráticas.